

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 10 月 13 日 (13.10.2005)

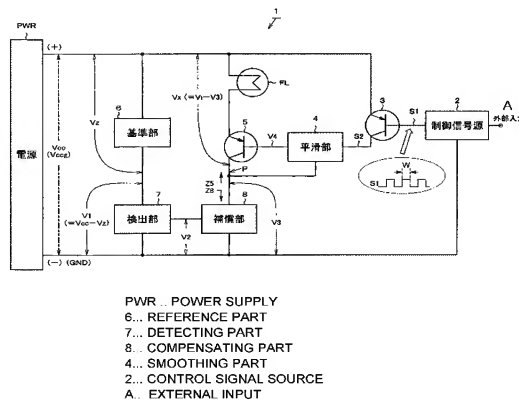
PCT

(10) 国際公開番号
WO 2005/096678 A1

- (51) 国際特許分類⁷: H05B 37/02 (72) 発明者; および
(21) 国際出願番号: PCT/JP2005/005948 (75) 発明者/出願人 (米国についてのみ): 井上 隆男 (INOUE, Takao) [JP/JP]; 〒3508555 埼玉県川越市山田字西町 25 番地 1 パイオニア株式会社 川越工場内 Saitama (JP).
(22) 国際出願日: 2005 年 3 月 29 日 (29.03.2005)
(25) 国際出願の言語: 日本語 (74) 代理人: 小橋 信淳, 外 (KOBASHI, Nobukiyo et al.); 〒1500022 東京都渋谷区恵比寿南 1 丁目 6 番 10 号 恵比寿 MF ビル 14 号館 4 階 Tokyo (JP).
(26) 国際公開の言語: 日本語
(30) 優先権データ: 特願 2004-105297 2004 年 3 月 31 日 (31.03.2004) JP (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, [続葉有]

(54) Title: ILLUMINATION CONTROL CIRCUIT

(54) 発明の名称: 照明制御回路



(57) **Abstract:** An illumination control circuit having a driving element for driving a light emitting element, wherein when a power supply voltage varies, the load with respect to the driving element is reduced and further the brightness of the light emitting element is stabilized. A light emitting element (FL), a driving element (5) for driving the light emitting element (FL), and a compensating part (8) are series connected with respect to a power supply voltage (Vcc). Additionally, a reference part (6) for generating a constant voltage (Vz), and a detecting part (7) for detecting a difference voltage (V1) between the power supply voltage (Vcc) and the constant voltage (Vz) are also series connected with respect to the power supply voltage (Vcc). When the power supply voltage (Vcc) varies, the detecting part (7) detects, based on the difference voltage (V1), the voltage variation of the power supply voltage (Vcc) to output a detection voltage (V2) obtained by dividing the difference voltage (V1). Then, the compensating part (8) generates a compensation voltage (V3) that follows the detection voltage (V2), thereby suppressing the variation of a driving voltage (Vx) across a combination of the light emitting element (FL) and the driving element (5) for the variation of the power supply voltage (Vcc).

(57) 要約: 本発明は、発光素子を駆動する駆動素子を有する照明制御回路において、電源電圧が変動した場合に、該駆動素子に対する負荷を低減し、また発光素子の明るさを安定化させることを目的とする。電源電圧 Vcc に対して、発光素子 FL と、発光素子 FL を駆動する駆動素子 5 と、補償部 8 とを直列接続する。更に、電源電圧 Vcc に対して、定電圧 Vz を発生する基準部 6 と、電源電圧 Vcc と定電圧 Vz との差電圧 V1 を検出する検出部 7 を直列接続する。電源電圧 Vcc が変動すると、検出部 7 が差電圧 V1 に基づいて電源電圧 Vcc の電圧変化を検出し、差電圧 V1 を分圧した検出

[続葉有]

WO 2005/096678 A1



NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

明 細 書

照明制御回路

技術分野

[0001] 本発明は、例えば照明ランプや発光ランプや発光素子等の照度や光度等のいわゆる明るさを制御する照明制御回路に関する。

背景技術

[0002] 従来、カーオーディオ機器を照明するための照明ランプを駆動し、その照度を調整する照明制御回路(照明調整回路)として、特開平11-233276号公報に示されたものがある。

[0003] この照明調整回路は、同特許文献の図1に示されているように、電源(Vcc)に直列接続された抵抗(R1)及びツェナーダイオード(D1)と、PWM信号(P)に従ってスイッチング動作するスイッチングトランジスタ(Q2)と、抵抗(R1, R2)及びコンデンサ(C1)で形成されたフィルタ回路と、電源(Vcc)から照明ランプ(FL)へ駆動電力を供給するための駆動素子としてのドライブ用トランジスタ(Q1)とを備えて構成されている。

[0004] かかる構成の照明調整回路において、スイッチングトランジスタ(Q2)がPWM信号(P)に応じて、ツェナーダイオード(D1)に生じる定電圧(V2)をスイッチングし、そのスイッチング出力をフィルタ回路が平滑化することにより直流電圧(VB)を生成し、ドライブ用トランジスタ(Q1)のベース電位を決定している。

[0005] このため、PWM信号(P)のパルス幅(W)を調整すると、ドライブ用トランジスタ(Q1)のベース電位を調整し、照明ランプ(FL)への駆動電力を調整することができ、照明ランプ(FL)の照度を調整することが可能となっている。

[0006] また、PWM信号(P)のパルス幅(W)を所定幅に維持しておけば、直流電圧(VB)によってドライブ用トランジスタ(Q1)のベース電位が一定レベルに保たれることから、照明ランプ(FL)を一定の照度に保つことが可能となっている。

[0007] 特許文献1:特開平11-233276号公報

発明の開示

発明が解決しようとする課題

- [0008] 上記従来の照明調整回路では、ツェナーダイオード(D1)に生じる定電圧(V2)を基準電圧とし、その定電圧(V2)をスイッチングして平滑化することにより、ドライブ用トランジスタ(Q1)のベース電位を調整するための直流電圧(VB)を生成する構成となっているため、電源(Vcc)の電圧変動の影響を受けることなく、照明ランプ(FL)が一定の照度となるように調整することが可能となっている。
- [0009] しかし、電源(Vcc)に変動が生じて、その電圧レベルが上昇した場合、ドライブ用トランジスタ(Q1)のベース電位は直流電圧(VB)によって一定に保たれるため、ドライブ用トランジスタ(Q1)のコレクタベース間電圧が上昇し、そのコレクタ損失が大きくなるという問題があった。
- [0010] 特に、消費電力の大きな照明ランプ(FL)を駆動制御する場合、電源(Vcc)の電圧レベルが上昇すると、ドライブ用トランジスタ(Q1)に対する負荷が大きくなって、ドライブ用トランジスタ(Q1)のコレクタ損失が急激に増大し、発熱等によってドライブ用トランジスタ(Q1)の特性が劣化したり、損傷等を招くという問題があった。
- [0011] 本発明は、こうした従来の問題点に鑑みてなされたものであり、例えば照明ランプや発光ランプや発光素子等を駆動する駆動素子を有する照明制御回路であって、電源電圧変動等が生じた場合でも、該駆動素子に対する負荷を低減し得る照明制御回路を提供することを目的とする。
- [0012] また、電源電圧変動等が生じた場合でも、例えば照明ランプや発光ランプや発光素子等の照度や光度等のいわゆる明るさを安定化させることが可能な照明制御回路を提供することを目的とする。

課題を解決するための手段

- [0013] 請求項1に記載の発明は、発光素子を駆動制御する照明制御回路であって、前記電源の電源電圧を検出し、前記電源電圧の変化に応じた検出電圧を出力する検出手段と、前記発光素子と共に前記電源に直列接続された、前記発光素子を駆動する駆動素子と、前記検出電圧に追従する補償電圧を発生する補償手段とを備え、前記補償手段は、前記検出電圧に追従する前記補償電圧を発生することにより、前記電源の電源電圧の変化に対して、前記発光素子と前記駆動素子との両端に掛かる駆動電圧の変化を抑制することを特徴とする。

- [0014] 請求項7に記載の発明は、発光素子を駆動制御する照明制御回路であって、前記発光素子と共に電源に直列接続され、前記発光素子を駆動する駆動素子と、前記駆動素子に制御用の信号を供給する補償手段と、前記電源の電源電圧を検出し、前記電源電圧の変化に応じた検出電圧を出力すると共に、前記検出電圧によって前記補償手段を調節することにより、前記制御用の信号のレベル変化を抑制させる検出手段と、を備えることを特徴とする。

図面の簡単な説明

- [0015] [図1]本発明の第1の実施形態に係る照明制御回路の構成を表した回路図である。
[図2]図1に示した照明制御回路の基本特性を説明するための特性図である。
[図3]本発明の第2の実施形態に係る照明制御回路の構成を表した回路図である。
[図4]第1の実施例に係る照明制御回路の構成を表した回路図である。
[図5]第2の実施例に係る照明制御回路の構成を表した回路図である。

発明を実施するための最良の形態

- [0016] 本発明に係る照明制御回路の2つの実施形態を図1～図3を参照して説明する。

- [0017] [実施形態1]

図1は、第1の実施形態に係る照明制御回路1の構成を表した回路図である。

同図において、この照明制御回路1は、制御信号源2と、制御素子としてのスイッチング素子3と、平滑部4と、駆動素子5と、基準部6と、検出部7と、補償部8を備えて構成されており、例えば自動車に搭載されている車載バッテリー等の電源PWRに接続されると、該電源PWRからの電力供給を受けて発光する照明ランプや発光ランプや発光素子等FLの照度や光度を制御する。

- [0018] なお、以下の説明では、便宜上、照明ランプや発光ランプや発光素子等FLを単に「発光素子」と総称することとする。

- [0019] 制御信号源2は、PWM信号S1を出力する発振回路等で形成されており、外部からの操作入力によって、PWM信号S1のパルス幅（論理“H”となる時のパルス幅）Wを可変調整することが可能となっている。別言すれば、外部操作によってPWM信号S1のデューティを可変調整することが可能となっている。

- [0020] スwitchング素子3は、PWM信号S1に従ってスイッチング動作し、PWM信号S1

に対して論理反転した矩形波状のスイッチング信号S2を出力する。

[0021] 平滑部4は、ローパスフィルタ等で形成され、スイッチング信号S2を平滑化することにより、制御用信号としての直流電圧V4を出力する。

[0022] 駆動素子5は、発光素子FLと補償回路8の間に接続され、直流電圧V4に従って発光素子FLを発光させるための駆動電力を設定する。

[0023] ここで、本実施形態では、駆動素子5としてPNPトランジスタが用いられており、そのベースに直流電圧V4が印加され、コレクタに補償部8が接続され、エミッタに発光素子FLの一方の入力端子が接続されて、発光素子FLの他方の入力端子が電源PWRに接続されている。

[0024] そして、PWM信号S1のパルス幅Wが小さくなるほど、直流電圧V4が上昇するため、駆動素子5は、発光素子FLを発光させるための駆動電力を減少させ、逆に、PWM信号S1のパルス幅Wが大きくなるほど、直流電圧V4が降下するため、駆動素子5は、発光素子FLを発光させるための駆動電力を増加させる。

[0025] 基準部6と検出部7は、電源PWRのマイナス側出力端子(－)とプラス側出力端子(＋)間に直列接続されており、基準部6は、ツェナーダイオードや定電圧回路等の定電圧V_zを発生する電子素子や電子回路で形成されている。

[0026] 検出部7は、電源PWRから出力される定電圧V_zよりも高電圧の電源電圧V_{cc}と定電圧V_zとの差電圧(V_{cc}－V_z)を検出し、差電圧(V_{cc}－V_z)と所定の係数 α との乗算値に相当する、次式(1)で表される検出電圧V2を発生する。なお、係数 α は、0より大きく1未満の正の定数値である。

[0027]
$$V2 = \alpha \times (V_{cc} - V_z) \quad \cdots(1)$$

すなわち、説明の便宜上、電源PWRのマイナス側出力端子(－)をグランド(GND)端子とすると、基準部6と検出部7との接続点に生じる電圧V1が、GND端子に対してプラスとなる差電圧(V_{cc}－V_z)となり、この差電圧(V_{cc}－V_z)を検出部7が検出して、上記式(1)で表される検出電圧V2を発生する。

[0028] 補償部8は、トランジスタや増幅回路等の能動素子や能動回路で形成されており、検出電圧V2を電力増幅することにより、検出電圧V2に追従した補償電圧V3を発生し、その補償電圧V3によって駆動素子5と補償部8との接続点Pの電位を設定する。

[0029] また、補償部8は、駆動素子5側から補償部8を見た場合のインピーダンス Z_8 が補償部8側から駆動素子5を見た場合のインピーダンス Z_5 に較べて低インピーダンスとなるように、上述の能動素子や能動回路によって形成されることにより、低インピーダンス側の補償電圧 V_3 によって駆動素子5と補償部8との接続点Pの電位を設定することが可能となっている。

[0030] なお、本実施形態の補償部8は、検出電圧 V_2 を電力増幅することにより、検出電圧 V_2 より高い電圧となる補償電圧 V_3 を発生する構成となっているが、検出電圧 V_2 と同電圧、又は、検出電圧 V_2 より低い電圧となる補償電圧 V_3 を発生するようにしてもよい。すなわち、補償部8は、検出電圧 V_2 が上昇するとそれに追従して補償電圧 V_3 も上昇し、検出電圧 V_2 が降下するとそれに追従して補償電圧 V_3 も降下するような補償電圧 V_3 を出力するようになっている。

[0031] 次に、照明制御回路1の基本特性と動作を図1及び図2を参照して説明する。

[0032] 〈照明制御回路1の基本特性〉

まず、照明制御回路1の基本特性を図2を参照して説明する。

[0033] なお、図2は、本照明制御回路1の基本特性を説明するために、仮に電源電圧 V_{cc} を0 (Volt)から次第に上昇させたときの特性を表しており、同図(a)は、基準部6の両端に生じる電圧 V_z と、検出部7の両端に生じる電圧 V_1 すなわち差電圧($V_{cc} - V_z$)と、検出部7から出力される検出電圧 V_2 と、補償部8の両端に生じる補償電圧 V_3 と、発光素子FL及び駆動素子5との両端に生じる駆動電圧 V_x の変化を表した特性図、同図(b) (c)は、電源電圧 V_{cc} の変化に対する駆動電圧 V_x の変化を表した特性図である。

[0034] 図2(a)において、例えば時間経過に従って電源電圧 V_{cc} を所定電圧ずつ上昇させていくと、ツェナーダイオード等で形成されている基準部6は、電源電圧 V_{cc} が所定の電圧(例えばツェナー電圧) V_{zg} 未満の範囲内では動作しないため、定電圧 V_z が発生せず、電源電圧 V_{cc} が電圧 V_{zg} 以上になると、電圧 V_{zg} とほぼ等しい定電圧 V_z が発生する。

[0035] 電圧 V_1 は、電源電圧 V_{cc} と定電圧 V_z との差電圧($V_{cc} - V_z$)であるため、電源電圧 V_{cc} が電圧 V_{zg} 以上となる範囲内において、電源電圧 V_{cc} の変化に追従して変化

する。

- [0036] 検出電圧 V_2 は、電源電圧 V_{cc} が電圧 V_{zg} 以上となる範囲内において、電圧 V_1 に従って変化し、更に、補償電圧 V_3 も同様に電圧 V_1 及び検出電圧 V_2 に従って変化
する。ただし、検出電圧 V_2 は、上記式(1)の関係に従って変化することから、電圧 V_1
の電圧変化率よりも緩やかな電圧変化率で変化することとなり、更に、補償電圧 V_3 も
検出電圧 V_2 に従って緩やかな電圧変化率で変化する。
- [0037] 駆動電圧 V_x は、電源電圧 V_{cc} と補償電圧 V_3 との差の電圧($V_{cc}-V_3$)に相当する
ことから、図2(b)に示すように、電源電圧 V_{cc} の変化に追従して変化する。
- [0038] すなわち、駆動電圧 V_x は、電源電圧 V_{cc} が電圧 V_{zg} 以上となる範囲内において、
電源電圧 V_{cc} に追従して変化する。ただし、電源電圧 V_{cc} が上昇すると、補償電圧 V_3
も上昇するため、駆動電圧 V_x は、電源電圧 V_{cc} の電圧変化率よりも緩やかな(小さ
い)電圧変化率で変化する。
- [0039] 更に、上記式(1)の関係から、係数 α を可変調整すると、電源電圧 V_{cc} の変化し応じ
て検出電圧 V_2 の電圧変化率が変化することから、図2(c)に例示するように、電源電
圧 V_{cc} に追従して変化する駆動電圧 V_x の電圧変化率も変化する。
- [0040] そして、本照明制御回路1は、基準部6に発生する定電圧 V_z (すなわち電圧 V_{zg})
よりも高電圧(例えば電圧 V_{ccg})の電源電圧 V_{cc} を出力する電源PWRに接続されて
動作する。
- [0041] 次に、以上に説明した基本特性を有する本照明制御回路1の動作を説明する。
- [0042] 〈電源電圧 V_{cc} が安定している場合の照明制御回路1の動作〉
上述の電圧 V_{ccg} の電源電圧 V_{cc} を出力する電源PWRが接続され、電源電圧 V_{cc}
が一定電圧で安定している場合、上記式(1)中の係数 α が所定値に設定されると、発
光素子FLと駆動素子5との両端に掛かる駆動電圧 V_x は、図2(b)に示す電圧 V_{ccg}
に対応する電圧 V_{xs} に保持されることとなる。
- [0043] この駆動電圧 V_x が一定電圧に保たれている状態で、ユーザ等が制御信号源2を
外部操作して、適宜のパルス幅 W を有するPWM信号 S_1 を出力させると、スイッチン
グ素子3がそのPWM信号 S_1 に従ってスイッチング信号 S_2 を生成し、平滑部4がそ
のスイッチング信号 S_2 を平滑化することにより、PWM信号 S_1 のパルス幅 W に比例し

た直流電圧 V_4 を生成する。そして、駆動素子5が直流電圧 V_4 に応じた所定の駆動電力を設定することにより、発光素子FLの照度や光度(いわゆる明るさ)をPWM信号 S_1 のパルス幅 W に応じた明るさに調整する。

[0044] したがって、ユーザ等が制御信号源2を外部操作して、PWM信号 S_1 のパルス幅 W を適宜に調整すると、発光素子FLの照度や光度(いわゆる明るさ)を所望の明るさに調整することが可能となっている。

[0045] 更に、ユーザ等が制御信号源2を外部操作して、PWM信号 S_1 のパルス幅 W を適宜のパルス幅に保持させると、直流電圧 V_4 もそのパルス幅 W に応じた電圧のままとなり、発光素子FLをユーザ等の所望する照度や光度(いわゆる明るさ)に維持させることができる。

[0046] 更に、本照明制御装置1によれば、電源電圧 V_{cc} が一定電圧で安定している場合には、駆動電圧 V_x も所定電圧(すなわち電圧 V_{xs})に保たれるため、駆動素子5に大きな負荷がかかることがなく、更に、発光素子FLの照度や光度(いわゆる明るさ)を変動させることなく、ユーザ等が指定した明るさに保つことができる。

[0047] 〈電源電圧 V_{cc} が変動等した場合の照明制御回路1の動作〉

次に、電源電圧 V_{cc} が変動等によって変化した場合の動作を説明する。例えば、電源PWRが自動車に搭載された車載バッテリーであった場合、発電機によって充電されるため、電源電圧 V_{cc} が上昇する等の変動を生じることとなる。

[0048] 電源電圧 V_{cc} がこうした変動等によって上昇した場合、基準部6の定電圧 V_z は上述の電圧 V_{zg} のままとなって変化しないため、上記式(1)の関係から、検出電圧 V_2 と補償電圧 V_3 が電源電圧 V_{cc} に伴って上昇することとなり、駆動電圧 V_x は、電源電圧 V_{cc} に従って上昇するものの、図2(b)に示したように、電圧 V_{xs} を基準として、電源電圧 V_{cc} に較べて穏やかな(小さい)電圧変化率で変化することとなる。

[0049] このため、電源電圧 V_{cc} が上昇しても、駆動素子5は大きな負荷がかかることがなく、更に、発光素子FLの照度や光度(いわゆる明るさ)を変動させることなく発光させることができる。

[0050] そして、上述したようにユーザ等が制御信号源2を外部操作して、PWM信号 S_1 のパルス幅 W を調整すると、電圧変化の小さい駆動電圧 V_x によってバイアスされた駆

動素子5に、そのPWM信号S1に応じた直流電圧V4が印加されるため、駆動素子5は、発光素子FLをユーザ等の調整した照度や光度（いわゆる明るさ）で発光させることができ、更に明るさにちらつきを生じさせることなく発光させることができる。

[0051] すなわち、電源電圧Vccが上昇すると、図2(b)に示したように、駆動電圧Vxが若干変化することとなるため、厳密には、発光素子FLの照度や光度（いわゆる明るさ）が変化することとなるが、検出部7の係数 α を予め調整しておくことによって、駆動電圧Vxの電源電圧Vccに対する電圧変化率を小さくすることができ、人間の目では感じるできない程度の範囲内で発光素子FLの照度や光度（いわゆる明るさ）が変化するように、駆動電圧Vxの変化を抑制することが可能である。したがって、照明制御回路1によれば、電源電圧Vccが上昇した場合でも、発光素子FLの照度や光度（いわゆる明るさ）にちらつきを生じさせることなく発光させることができる。

[0052] また、電源電圧Vccが、図2(b)に示した電圧Vccgよりも降下した場合でも、基準部6の定電圧Vzが電圧Vzgとなる範囲内であれば、駆動電圧Vxの電圧変化が小さいため、駆動素子5によって、発光素子FLの照度や光度（いわゆる明るさ）にちらつきを生じさせることなく発光させることができる。

[0053] 例えば、電源電圧Vccの定格電圧Vccgが12(Volt)で、基準部6が発生する定電圧Vzの電圧Vzgが5.3(Volt)であった場合、電源電圧Vccが、12(Volt)から5.3(Volt)の範囲内で降下した場合には、駆動電圧Vxの電圧変化が小さいため、駆動素子5によって、発光素子FLの照度や光度（いわゆる明るさ）にちらつきを生じさせることなく発光させることが可能である。

[0054] 以上説明したように、本実施形態の照明制御回路1によれば、電源電圧Vccに対して発光素子FLと駆動素子5と補償部8とを直列接続し、検出部7が電源電圧Vccの電圧変動を検出して、補償部8が電源電圧Vccの変動に追従する補償電圧V3を発生するようにしたので、電源電圧Vccが変動した場合でも、発光素子FLと駆動素子5との両端電圧、すなわち駆動電圧Vxの変動を低減することができ、駆動素子5に掛かる負荷を低減することができる。更に、駆動電圧Vxの変動を低減することができるため、発光素子FLの照度や光度（いわゆる明るさ）を安定化させることができる。

[0055] 更に、電源電圧Vccに対して基準部6と検出部7を設け、電源電圧Vccと基準部6に

発生する定電圧 V_z との差電圧($V_{cc}-V_z$)に基づいて、検出部7が電源電圧 V_{cc} の変動を検出し、その検出結果(検出電圧) V_2 に基づいて補償部8が補償電圧 V_3 を発生するようにしたので、電源電圧 V_{cc} がいわゆる定格電圧 V_{ccg} よりも上昇した場合にも、発光素子FLと駆動素子5との両端の駆動電圧 V_x の変動を低減することができ、駆動素子5に掛かる負荷を低減することができると共に、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができ、更に、電源電圧 V_{cc} がいわゆる定格電圧 V_{ccg} よりも降下した場合にも、定格電圧 V_{ccg} から定電圧 V_z までの範囲内において、発光素子FLと駆動素子5との両端の駆動電圧 V_x の変動を低減することができ、駆動素子5に掛かる負荷を低減することができると共に、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができる。

[0056] 更に、電源電圧 V_{cc} の変化に対する検出部7から出力される検出電圧 V_2 の変化を、上記式(1)に示した係数 α によって可変調整するようにしたため、図2(c)に示したように、電源電圧 V_{cc} の変動に対して駆動電圧 V_x を調整することができ、例えば電源電圧 V_{cc} の実際の変化特性に対応させて、駆動電圧 V_x の変動を抑制するように調整することができる。

[0057] このため、電源電圧 V_{cc} や電圧変動等の異なる各種電源PWRを用いて、発光素子FLの照度や光度を制御する場合でも、その電源PWRの特性に合わせて、駆動電圧 V_x の変動を抑制するように調整することができる等の効果が得られる。

[0058] [実施形態2]

次に、第2の実施形態に係る照明制御回路を図3を参照して説明する。なお、図3は、本実施形態の照明制御回路1の構成を表した回路図であり、図1と同一又は相当する部分を同一符号で示している。

[0059] 図3において、この照明制御回路1は、制御信号源2と、制御素子としてのスイッチング素子3と、平滑部4、駆動素子5、基準部6、検出部7、補償部10を備えて構成されている。

[0060] 制御信号源2は、図1に示した第1の実施形態と同様に、PWM信号S1を出力する発振回路等で形成されており、外部からの操作入力によってPWM信号S1のパルス幅Wを可変調整することが可能となっている。

- [0061] スイッチング素子3は、PWM信号S1に従ってスイッチング動作し、矩形波状のスイッチング信号S2を出力する。
- [0062] 平滑部4は、ローパスフィルタ等で形成されており、スイッチング信号S2を平滑化することにより、上述のパルス幅Wに応じた制御用信号としての直流電圧V4を発生する。そして、直流電圧V4は、PWM信号S1のパルス幅Wが小さくなるほど上昇し、PWM信号S1のパルス幅Wが大きくなるほど降下する。
- [0063] 補償部10は、駆動素子5を動作させるための制御電流Idを直流電圧V4に応じて設定する。
- [0064] 駆動素子5は、電源PWRのプラス側出力端子(+)とマイナス側出力端子(-)の間に、発光素子FLと共に直列接続され、制御電流Idに従って発光素子FLを発光させるための駆動電力を設定する。
- [0065] ここで、本実施形態では、駆動素子5はPNPトランジスタで形成されており、該PNPトランジスタのエミッタが電源PWRのプラス側出力端子(+)、コレクタが発光素子FLに接続され、更にベースが補償部10に接続されて制御電流Idによって制御されるようになっている。
- [0066] そして、補償部10は、直流電圧V4が上昇すると、制御電流Idを増加させることにより、PNPトランジスタのベース電流(別言すれば、吸引電流)を増加させ、一方、直流電圧V4が降下すると、制御電流Idを減少させることにより、PNPトランジスタのベース電流を減少させる。このため、駆動素子(PNPトランジスタ)5は、直流電圧V4が上昇すると、発光素子FLを発光させるための駆動電力を増加させ、直流電圧V4が降下すると、発光素子FLを発光させるための駆動電力を減少させる。
- [0067] 基準部6と検出部7は、電源PWRのプラス側出力端子(+)とマイナス側出力端子(-)の間に直列接続されており、基準部6は、ツェナーダイオードや定電圧回路等の定電圧Vzを発生する電子素子や電子回路で形成され、電源電圧Vccより小さな定電圧Vzを発生する。
- [0068] 検出部7は、電源PWRの電源電圧Vccと定電圧Vzとの差電圧($V_{cc} - V_z$)を検出し、検出部7とスイッチング素子3の接続点と、電源PWRのマイナス側出力端子(-)との間に、次式(2)で表される検出電圧V2を発生する。なお、係数 β は、0より大きく1

未満の正の定数値である。

[0069]
$$V2 = \beta \times (V_{cc} - V_z) + V_z \quad \cdots(2)$$

すなわち、検出部7は、差電圧($V_{cc} - V_z$)に係数 β を乗算することで表される電圧 $\beta \times (V_{cc} - V_z)$ に定電圧 V_z を加えた電圧を、検出電圧 $V2$ として発生する。そして、この検出電圧 $V2$ によって、PNPトランジスタから成るスイッチング素子3のエミッタ電位を設定している。

[0070] 次に、かかる構成を有する照明制御回路1の動作を説明する。

[0071] まず、電源電圧 V_{cc} が変動することなく一定の場合における、照明制御回路1の動作を説明する。

[0072] 基準部6が定電圧 V_z を発生し、検出部7が上述の差電圧($V_{cc} - V_z$)に基づいて発生した検出電圧 $V2$ によって、PNPトランジスタから成るスイッチング素子3のエミッタ電位を設定する。更に、電源電圧 V_{cc} が変動することなく一定の場合には、検出電圧 $V2$ が一定電圧のままとなり、PNPトランジスタから成るスイッチング素子3のエミッタ電位も検出電圧 $V2$ によって一定電圧のまま保持される。

[0073] かかる状態で、ユーザ等が制御信号源2を外部操作して、適宜のパルス幅 W を有するPWM信号 $S1$ を出力させると、スイッチング素子3がそのPWM信号 $S1$ に従ってスイッチング信号 $S2$ を生成し、平滑部4がそのスイッチング信号 $S2$ に基づいて直流電圧 $V4$ を生成する。

[0074] そして、駆動素子5が直流電圧 $V4$ に応じた所定の駆動電力を設定することにより、発光素子FLの照度や光度(いわゆる明るさ)をPWM信号 $S1$ のパルス幅 W に応じた明るさに調整する。

[0075] したがって、ユーザ等が制御信号源2を外部操作して、直流電圧 $V4$ が低下するようにPWM信号 $S1$ のパルス幅 W を調整すると、駆動素子5の電力増幅率が低下して、発光素子FLの照度や光度(いわゆる明るさ)を低下させることができ、一方、直流電圧 $V4$ が上昇するようにPWM信号 $S1$ のパルス幅 W を調整すると、駆動素子5の電力増幅率が上昇し、発光素子FLの照度や光度(いわゆる明るさ)を上昇させることができる。

[0076] また、ユーザ等が制御信号源2を外部操作して、PWM信号 $S1$ のパルス幅 W を適

宜のパルス幅に保持させると、直流電圧V4もそのパルス幅に応じた電圧のままとなり、発光素子FLの照度や光度(いわゆる明るさ)を所望の明るさに維持させることができる。

[0077] 次に、電源電圧Vccが変動等によって変化した場合の照明制御回路1の動作を説明する。

[0078] 電源PWRの電源電圧Vccが変動等によって上昇した場合、基準部6はその電源電圧Vccの変化にかかわらず定電圧Vzを発生し、更に、上記式(2)の関係に基づいて、検出部7が上述の差電圧($V_{cc} - V_z$)から検出電圧V2を発生する。

[0079] ここで、電源電圧Vccが変動等しても定電圧Vzは変化しないため、差電圧($V_{cc} - V_z$)は電源電圧Vccの上昇に伴って上昇することとなり、検出部7がこの差電圧($V_i - V_z$)の上昇を検出して、上記式(2)の関係から、電源電圧Vccの上昇に追従して上昇する検出電圧V2を出力する。

[0080] こうして、電源電圧Vccの上昇に伴って検出電圧V2が上昇すると、PNPトランジスタから成るスイッチング素子3のエミッタベース間の電圧が大きくなり、スイッチング素子3の電圧増幅率が大きくなる。

[0081] そして、スイッチング素子3の電圧増幅率が大きくなると、スイッチング信号S2の振幅が大きくなり、平滑部4から出力される直流電圧V4の電圧レベルが上昇して、PNPトランジスタから成る駆動素子5によって発光素子FLに供給される駆動電力が増加する。

[0082] ここで注目すべき点は、電源電圧Vccが変動等によって上昇した場合、検出電圧V2は、上記式(2)の係数 β に依存して上昇することとなるため、電源電圧Vccの電圧変化率に較べて検出電圧V2の電圧変化率の方が穏やかとなる(小さくなる)。このため、スイッチング素子3のエミッタベース間の電圧は、電源電圧Vccの上昇に伴って大きくなるものの、電源電圧Vccの電圧変化率に較べて小さな電圧変化率で大きくなり、スイッチング素子3の電圧増幅率も抑制された状態で大きくなる。

[0083] したがって、スイッチング信号S2の振幅が、抑制されたスイッチング素子3の電圧増幅率に従って大きくなり、平滑部4から出力される直流電圧V4の電圧レベルも、抑制されたスイッチング素子3の電圧増幅率に従って上昇し、PNPトランジスタから成る駆

動素子5の電力増幅率も、抑制されたスイッチング素子3の電圧増幅率に従って増加することとなり、発光素子FLに供給される駆動電力も大幅に変化することがない。このため、発光素子FLの照度や光度(いわゆる明るさ)は大きく変化することがなく、明るさがちらつくことのない範囲内で変化するに止まることとなる。

[0084] また、電源電圧 V_{cc} が降下した場合でも、その電源電圧 V_{cc} が定格電圧から、基準部6が定電圧 V_z を発生する範囲内での電圧降下あれば、PNPトランジスタから成るスイッチング素子3のエミッタベース間のバイアス電圧が検出電圧 V_2 によって確保されることとなり、更に、検出電圧 V_2 は上記式(2)の係数 β に依存して降下することとなるため、電源電圧 V_{cc} の電圧変化率に較べて検出電圧 V_2 の電圧変化率の方が穏やかとなる(小さくなる)。

[0085] このため、スイッチング素子3のエミッタベース間の電圧は、電源電圧 V_{cc} の降下に伴って小さくなるものの、電源電圧 V_{cc} の電圧変化率に較べて小さな電圧変化率で小さくなり、スイッチング素子3の電圧増幅率も抑制された状態で小さくなり、PNPトランジスタから成る駆動素子5の電力増幅率も、抑制されたスイッチング素子3の電圧増幅率に従って減少することとなり、発光素子FLに供給される駆動電力も大幅に変化することがない。このため、電源電圧 V_{cc} が降下した場合でも、発光素子FLの照度や光度(いわゆる明るさ)は大きく変化することがなく、明るさがちらつくことのない範囲内で変化するに止まることとなる。

[0086] 以上説明したように、本実施形態の照明制御回路1によれば、電源電圧 V_{cc} が変動等した場合でも、基準部6と検出部7によって、駆動素子5の負荷が大きくなりないように直流電圧 V_4 及び制御電流 I_d を調整することができ、更に、発光素子FLの照度や光度(いわゆる明るさ)を安定化することができる。

[0087] また、電源電圧 V_{cc} が変動すると、検出電圧 V_2 が変化することから、スイッチング素子3の電圧増幅率も変化し、更に直流電圧 V_4 も変化することとなるため、厳密には、発光素子FLの照度や光度(いわゆる明るさ)が変化することとなるが、検出部7の係数 β を予め調整しておくことによって、検出電圧 V_2 の電源電圧 V_{cc} に対する電圧変化率を小さくすることができ、人間の目では感じるできない程度の範囲内で発光素子FLの照度や光度(いわゆる明るさ)が変化するように、直流電圧 V_4 の変動を

低減することが可能である。更に、直流電圧V4の変動を低減することができるため、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができる。

- [0088] 更に、電源電圧Vccの変化に対する検出部7から出力される検出電圧V2の変化を、上記式(2)に示した係数 β によって可変調整するようにしたため、例えば電源電圧Vccの実際の変化特性に対応させて、直流電圧V4及び制御電流Idの変動を抑制するように調整することができる。このため、電源電圧Vccや電圧変動等の異なる各種電源PWRを用いて、発光素子FLの照度や光度を制御する場合でも、その電源PWRの特性に合わせて、直流電圧V4の変動を抑制するように調整することができる等の効果が得られる。

実施例 1

- [0089] 次に、第1の実施形態に係るより具体的な照明制御回路の実施例を図4を参照して説明する。
- [0090] 図4は、本実施例の照明制御回路の構成を表した回路図であり、図1と同一又は相当する部分を同一符号で示している。
- [0091] 図4において、この照明制御回路1は、図1に示した実施形態の照明制御回路と同様に、制御信号源2と、スイッチング素子3と、平滑部4と、駆動素子5と、基準部6と、検出部7と、補償部8を備えて構成されている。
- [0092] 制御信号源2は、PWM信号S0を出力する発振回路2aと、NPNトランジスタ2fとバイアス用の抵抗2b～2eとによって形成されており、NPNトランジスタ2fがPWM信号S0を反転増幅し、その反転増幅したPWM信号S1をスイッチング素子3のベースに供給する。
- [0093] スwitchング素子3は、PNPトランジスタで形成されており、そのエミッタがツェナーダイオード9を介して電源PWRのプラス側出力端子(+)に接続され、コレクタが平滑部4に接続されている。そして、ベースに供給されるPWM信号S1に従ってスイッチング動作することにより、矩形波状のスイッチング信号S2を出力する。
- [0094] 平滑部4は、抵抗4a～4dとコンデンサ4e、4fによって形成された π 型ローパスフィルタであり、スイッチング信号S2を平滑化することにより、直流電圧V4を発生する。
- [0095] 駆動素子5は、PNPトランジスタ5で形成されており、そのエミッタが発光素子FLを

介して電源PWRのプラス側出力端子(+)に接続され、コレクタが補償部8に接続され、ベースに直流電圧V4が印加されている。

[0096] 補償部8は、PNPトランジスタ5のコレクタと電源PWRのマイナス側出力端子(−)との間に接続されたPNPトランジスタ8によって形成されており、そのコレクタがマイナス側出力端子(−)、エミッタがPNPトランジスタ5のコレクタに夫々接続されている。

[0097] 基準部6は、定電圧V_zを発生するツェナーダイオード6で形成されており、電源電圧V_{cc}より小さい定電圧V_zを発生する。

[0098] 検出部7は、電源PWRのプラス側出力端子(+)とマイナス側出力端子(−)との間に、ツェナーダイオード6と共に直列接続された複数個の抵抗R11～R13と切替えスイッチSWと抵抗R2によって形成され、切替えスイッチSWを切り替えることにより、抵抗R11～R13の何れかを電源PWRのプラス側出力端子(+)とツェナーダイオード6との間に接続するようになっている。

[0099] また、抵抗R11～R13の各抵抗値は、抵抗R11が最も小さく、次に抵抗R12が大きく、抵抗R13が最も大きな値に決められている。また、抵抗R2は、所定の抵抗値を有する固定抵抗で形成されている。

[0100] そして、切替スイッチSWを抵抗R11側に切り替えると、抵抗R11とR2が、電源電圧V_{cc}と定電圧V_zとの差電圧(V_{cc}−V_z)を分圧することにより、次式(3)で表される関係から、抵抗R2の両端に検出電圧V2を発生する。

$$[0101] \quad V2 = (V_{cc} - V_z) \times R2 / (R11 + R2) = \alpha 1 \times (V_{cc} - V_z) \quad \cdots(3)$$

また、切替スイッチSWを抵抗R12側に切り替えると、抵抗R12とR2が、電源電圧V_{cc}と定電圧V_zとの差電圧(V_{cc}−V_z)を分圧することにより、次式(4)で表される関係から、抵抗R2の両端に検出電圧V2を発生する。

$$[0102] \quad V2 = (V_{cc} - V_z) \times R2 / (R12 + R2) = \alpha 2 \times (V_{cc} - V_z) \quad \cdots(4)$$

また、切替スイッチSWを抵抗R13側に切り替えると、抵抗R13とR2が、電源電圧V_{cc}と定電圧V_zとの差電圧(V_{cc}−V_z)を分圧することにより、次式(5)で表される関係から、抵抗R2の両端に検出電圧V2を発生する。

$$[0103] \quad V2 = (V_{cc} - V_z) \times R2 / (R13 + R2) = \alpha 3 \times (V_{cc} - V_z) \quad \cdots(5)$$

なお、上記式(3)(4)(5)に記載されている係数 $\alpha 1$, $\alpha 2$, $\alpha 3$ は、各抵抗R11, R12, R

13と固定抵抗R2とによる分圧比を示し、前記式(1)に示した係数 α に相当している。

[0104] そして、抵抗R2の両端に生じる検出電圧V2が、補償部8を構成しているPNPトランジスタ8のベースに印加され、該PNPトランジスタ8のエミッタコレクタ間に補償電圧V3が発生するようになっている。

[0105] 次に、本実施例の照明制御回路1の動作を図2及び図4を参照して説明する。

[0106] まず、図2(a)を参照して、本実施例の照明制御回路1の基本動作を説明する。

[0107] ツェナーダイオード6が定電圧Vzを発生し、抵抗R11～R13と切替スイッチSWと抵抗R2によって形成された検出部7が、上述の差電圧($V_{cc}-V_z$)を分圧することによって、抵抗R2の両端に検出電圧V2を発生させ、PNPトランジスタ8が検出電圧V2を電力増幅することにより、検出電圧V2に追従する補償電圧V3を発生する。

[0108] すなわち、上記式(3)(4)(5)を参照して説明したように、切替スイッチSWが抵抗R11側に切り替えられた場合には、上記式(3)の関係に従って検出電圧V2が発生し、切替スイッチSWが抵抗R12側に切り替えられた場合には、上記式(4)の関係に従って検出電圧V2が発生し、切替スイッチSWが抵抗R13側に切り替えられた場合には、上記式(5)の関係に従って検出電圧V2が発生する。そして、PNPトランジスタ8が各検出電圧V2を電力増幅することにより、各検出電圧V2に追従する補償電圧V3を発生する。

[0109] 更に、PNPトランジスタ8のエミッタと、PNPトランジスタ5のコレクタとが接続されているため、PNPトランジスタ5側からPNPトランジスタ8のエミッタを見た場合のインピーダンスZ8が、PNPトランジスタ8側からPNPトランジスタ5を見た場合のインピーダンスZ5に較べて低インピーダンスとなり、その結果、補償電圧V3によってPNPトランジスタ5とPNPトランジスタ8との接続点Pの電位が決まり、PNPトランジスタ5と発光素子FLとの両端に、電源電圧Vccと補償電圧V3との差分に相当する駆動電圧Vxが掛かった状態となる。

[0110] 更に、電源電圧Vccが変動することなく一定の場合には、検出電圧V2と補償電圧V3も夫々一定電圧のままとなり、駆動電圧Vxも上述の電圧($V_{cc}-V_3$)のまま保持される。

[0111] かかる状態で、ユーザ等が発振回路2aを外部操作して、適宜のパルス幅Wを有す

るPWM信号S0を出力させると、NPNトランジスタ2fがPWM信号S0を反転増幅したPWM信号S1を生成してスイッチング素子3のベースに供給する。そして、スイッチング素子3がそのPWM信号S1に従ってスイッチング信号S2を発生し、平滑部4がそのスイッチング信号S2に基づいて直流電圧V4を発生し、PNPトランジスタ5が直流電圧V4に応じた所定の駆動電力を設定することにより、発光素子FLの照度や光度(いわゆる明るさ)をPWM信号S1のパルス幅Wに応じた明るさに調整する。

[0112] したがって、ユーザ等が発振回路2aを外部操作して、PWM信号S0のパルス幅Wを適宜に調整すると、発光素子FLの照度や光度(いわゆる明るさ)を所望の明るさに調整することが可能となっている。

[0113] 更に、ユーザ等が発振回路2aを外部操作して、PWM信号S0のパルス幅Wを適宜のパルス幅に保持させると、直流電圧V4もそのパルス幅Wに応じた電圧のままとなり、発光素子FLをユーザ等の所望する照度や光度(いわゆる明るさ)に維持させることができる。

[0114] 更に、本照明制御装置1によれば、電源電圧Vccが一定電圧で安定している場合には、駆動電圧Vxも所定電圧に保たれるため、PNPトランジスタ5に大きな負荷がかかることがなく、更に、発光素子FLの照度や光度(いわゆる明るさ)を変動させることなく、ユーザ等が指定した明るさに保つことができる。

[0115] 次に、電源PWRの電源電圧Vccが変動等によって変化した場合の照明制御回路1の動作を説明する。

[0116] 電源PWRの電源電圧Vccが変動等によって上昇した場合、ツェナーダイオード6の両端には、電源電圧Vccの変動に影響されことなく定電圧Vzが発生するため、上記式(3)(4)(5)を参照して説明したように、切替スイッチSWが抵抗R11側に切り替えられた場合には、上記式(3)の関係に従って検出電圧V2が上昇し、切替スイッチSWが抵抗R12側に切り替えられた場合には、上記式(4)の関係に従って検出電圧V2が上昇し、切替スイッチSWが抵抗R13側に切り替えられた場合には、上記式(5)の関係に従って検出電圧V2が上昇する。そして、PNPトランジスタ8が各検出電圧V2を電力増幅することにより、各検出電圧V2に追従する補償電圧V3を発生する。

[0117] そして、切替えスイッチSWによって抵抗R11, R12, R13の何れかが切り替え選択さ

れた状態で電源電圧 V_{cc} が上昇すると、補償電圧 V_3 の上昇に伴って、発光素子FLとPNPトランジスタ5との両端に掛かる駆動電圧 V_x が、図2(b)に示すように変化する。

- [0118] ここで、駆動電圧 V_x は、電源電圧 V_{cc} から補償電圧 V_3 を差し引いた電圧($V_{cc} - V_3$)であるため、電源電圧 V_{cc} が上昇すると補償電圧 V_3 も上昇するという関係から、上述の差し引いた電圧($V_{cc} - V_3$)すなわち駆動電圧 V_x は、大きく変化しない。このことから、駆動素子5に対して大きな負荷が掛からない状態が保たれる。
- [0119] かかる状態で、ユーザ等が発振回路2aを外部操作して、適宜のパルス幅 W を有するPWM信号 S_0 を出力させたり、電源電圧 V_{cc} が変動する前のパルス幅 W のままにしておくと、スイッチング素子3がそのPWM信号 S_0 の反転増幅されたPWM信号 S_1 に従ってスイッチング信号 S_2 を生成し、平滑部4がそのスイッチング信号 S_2 に基づいて直流電圧 V_4 を生成し、PNPトランジスタ5が直流電圧 V_4 に応じた所定の駆動電力を設定することにより、発光素子FLの照度や光度(いわゆる明るさ)をPWM信号 S_1 のパルス幅 W に応じた明るさに調整する。
- [0120] つまり、電源電圧 V_{cc} が変動等した場合でも、図2(b)に示したように、電源電圧 V_{cc} と補償電圧 V_3 との差分に相当する駆動電圧 V_x は大きく変化することがないため、PWM信号 S_0 のパルス幅 W に応じて、発光素子FLを、ユーザ等の所望するほぼ一定の照度や光度(いわゆる明るさ)で発光させることができる。
- [0121] 以上説明したように、本実施例の照明制御回路1によれば、電源電圧 V_{cc} に対して発光素子FLとPNPトランジスタ5、8を直列接続し、検出部7が電源電圧 V_{cc} の電圧変動を検出して、PNPトランジスタ8が電源電圧 V_{cc} の変動に追従する補償電圧 V_3 を発生するようにしたので、電源電圧 V_{cc} が変動した場合でも、発光素子FLとPNPトランジスタ5との両端電圧、すなわち駆動電圧 V_x の変動を低減することができ、PNPトランジスタ5に掛かる負荷を低減することができる。更に、駆動電圧 V_x の変動を低減することができるため、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができる。
- [0122] 更に、電源電圧 V_{cc} に対してツェナーダイオード6と検出部7を設け、電源電圧 V_{cc} とツェナーダイオード6に発生する定電圧 V_z との差電圧($V_{cc} - V_z$)に基づいて、検

出部7が電源電圧 V_{cc} の変動を検出し、その検出結果(検出電圧) V_2 に基づいてPNPトランジスタ8が補償電圧 V_3 を発生するようにしたので、電源電圧 V_{cc} がいわゆる定格電圧よりも上昇した場合にも、発光素子FLとPNPトランジスタ5との両端の駆動電圧 V_x の変動を低減することができ、PNPトランジスタ5に掛かる負荷を低減することができると共に、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができ、更に、電源電圧 V_{cc} がいわゆる定格電圧よりも降下した場合にも、その定格電圧から定電圧 V_z までの範囲内において、発光素子FLと駆動素子5との両端の駆動電圧 V_x の変動を低減することができ、PNPトランジスタ5に掛かる負荷を低減することができると共に、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができる。

[0123] 更に、電源電圧 V_{cc} の変化に対する検出部7から出力される検出電圧 V_2 の変化を、切替えスイッチSWによって可変調整するようにしたため、図2(c)に示すように、電源電圧 V_{cc} の変動に対して駆動電圧 V_x を調整することができ、例えば電源電圧 V_{cc} の実際の変化特性に対応させて、駆動電圧 V_x の変動を抑制するように調整することができる。

[0124] このため、電源電圧 V_{cc} や電圧変動等の異なる各種電源PWRを用いて、発光素子FLの照度や光度を制御する場合でも、その電源PWRの特性に合わせて、駆動電圧 V_x の変動を抑制するように調整することができる等の効果が得られる。

実施例 2

[0125] 次に、第2の実施形態に係るより具体的な照明制御回路の実施例を図5を参照して説明する。

[0126] 図5は、本実施例の照明制御回路の構成を表した回路図であり、図3と同一又は相当する部分を同一符号で示している。

[0127] 図5において、この照明制御回路1は、図3に示した実施形態の照明制御回路と同様に、制御信号源2と、スイッチング素子3と、平滑部4と、駆動素子5と、基準部6と、検出部7、及び補償部10を備えて構成されている。

[0128] 制御信号源2は、PWM信号 S_0 を出力する発振回路2aと、スイッチング素子3をバイアスするための抵抗2b、2cによって形成されており、発振回路2aから出力されるP

WM信号S0を抵抗2b, 2cでPWM信号S1に分圧して、スイッチング素子3のベースに供給する。

[0129] スwitchング素子3は、PNPトランジスタで形成されており、そのエミッタが電源PWRのプラス側出力端子(+)に接続され、コレクタが平滑部4に接続されている。そして、ベースに供給されるPWM信号S1に従ってスイッチング動作することにより、矩形波状のスイッチング信号S2を出力する。

[0130] 平滑部4は、抵抗4g~4hと、コンデンサ4i, 4jと、NPNトランジスタTr1とによって形成された π 型ローパスフィルタであり、抵抗4g~4hとコンデンサ4i, 4jがスイッチング信号S2を平滑化することによって直流電圧V4aを発生し、更にNPNトランジスタTr1が直流電圧V4aを電力増幅することにより、直流電圧V4aに対応した直流電圧V4をエミッタに発生する。

[0131] 補償部10は、NPNトランジスタTr2, Tr3及びバイアス用の抵抗r1~r4で形成された差動増幅回路によって形成されており、駆動素子5に接続されたNPNトランジスタTr2が直流電圧V4に応じた制御電流Idを発生する。

[0132] 駆動素子5は、PNPトランジスタ5で形成されており、そのエミッタが電源PWRのプラス側出力端子(+)に接続され、コレクタが発光素子FLを介して電源PWRのマイナス側出力端子(-)に接続され、ベースがNPNトランジスタTr2がNPNトランジスタTr2のコレクタに接続されることで、制御電流Idに従って動作するようになっている。

[0133] 基準部6は、定電圧Vzを発生するツェナーダイオード6で形成されており、電源電圧Vccより小さい定電圧Vzを発生する。

[0134] 検出部7は、ツェナーダイオード6と共に電源PWRのプラス側出力端子(+)とマイナス側出力端子(-)との間に直列接続された抵抗R1, R2によって形成されており、図示するように、抵抗R1, R2の接続点に、PNPトランジスタから成るスイッチング素子3のエミッタと、抵抗2bが接続されている。

[0135] そして、抵抗R1, R2が、電源電圧Vccと定電圧Vzとの差電圧($V_{cc} - V_z$)を分圧することにより、次式(6)で表される関係から、検出電圧V2を発生する。

[0136]
$$V2 = (V_{cc} - V_z) \times R1 / (R1 + R2) + V_z$$
$$= \beta \times (V_{cc} - V_z) + V_z \quad \dots(6)$$

次に、本実施例の照明制御回路1の動作を説明する。

[0137] 次に、かかる構成を有する照明制御回路1の動作を説明する。

[0138] まず、電源電圧 V_{cc} が変動することなく一定の場合における、照明制御回路1の動作を説明する。

[0139] 基準部6が定電圧 V_z を発生し、検出部7が上述の差電圧($V_{cc}-V_z$)に基づいて発生した検出電圧 V_2 によって、PNPトランジスタから成るスイッチング素子3のエミッタ電位を設定する。更に、電源電圧 V_{cc} が変動することなく一定の場合には、検出電圧 V_2 が一定電圧のままとなり、PNPトランジスタから成るスイッチング素子3のエミッタ電位も検出電圧 V_2 によって一定電圧のまま保持される。

[0140] かかる状態で、ユーザ等が発振回路2aを外部操作して、適宜のパルス幅 W を有するPWM信号 S_0 を出力させると、スイッチング素子3がPWM信号 S_1 に従ってスイッチング信号 S_2 を生成し、平滑部4がそのスイッチング信号 S_2 に基づいて直流電圧 V_4 を発生する。

[0141] そして、補償部10のNPNトランジスタ Tr_2 が、直流電圧 V_4 に応じて制御電流 I_d を発生して、PNPトランジスタ5の動作を制御することにより、発光素子FLの照度や光度(いわゆる明るさ)をPWM信号 S_0 のパルス幅 W に応じた明るさに調整する。

[0142] したがって、ユーザ等が発振回路2aを外部操作して、直流電圧 V_4 が低下するようにPWM信号 S_0 のパルス幅 W を調整すると、PNPトランジスタ5の電力増幅率が低下して、発光素子FLの照度や光度(いわゆる明るさ)を低下させることができ、一方、直流電圧 V_4 が上昇するようにPWM信号 S_0 のパルス幅 W を調整すると、PNPトランジスタ5の電力増幅率が上昇し、発光素子FLの照度や光度(いわゆる明るさ)を上昇させることができる。

[0143] また、ユーザ等が発振回路2aを外部操作して、PWM信号 S_0 のパルス幅 W を適宜のパルス幅に保持させると、直流電圧 V_4 もそのパルス幅に応じた電圧のままとなり、発光素子FLの照度や光度(いわゆる明るさ)を所望の明るさに維持させることができる。

[0144] 次に、電源電圧 V_{cc} が変動等によって変化した場合の照明制御回路1の動作を説明する。

- [0145] 電源PWRの電源電圧 V_{cc} が変動等によって上昇した場合、ツェナーダイオード6は電源電圧 V_{cc} の変化にかかわらず定電圧 V_z を発生し、更に、上記式(6)の関係に基づいて、抵抗 R_1 , R_2 が上述の差電圧($V_{cc}-V_z$)から検出電圧 V_2 を発生する。
- [0146] ここで、電源電圧 V_{cc} が変動等しても定電圧 V_z は変化しないため、差電圧($V_{cc}-V_z$)は電源電圧 V_{cc} の上昇に伴って上昇することとなり、抵抗 R_1 , R_2 がこの差電圧($V_{cc}-V_z$)の上昇を検出して、上記式(6)の関係から、電源電圧 V_{cc} の上昇に追従して上昇する検出電圧 V_2 を出力する。
- [0147] こうして、電源電圧 V_{cc} の上昇に伴って検出電圧 V_2 が上昇すると、PNPトランジスタから成るスイッチング素子3のエミッタベース間の電圧が大きくなり、スイッチング素子3の電圧増幅率が大きくなる。
- [0148] そして、スイッチング素子3の電圧増幅率が大きくなると、スイッチング信号 S_2 の振幅が大きくなり、平滑部4から出力される直流電圧 V_4 の電圧レベルが上昇して、PNPトランジスタから成る駆動素子5の電力増幅率が増加し、発光素子FLに供給する駆動電力を増加させる。
- [0149] ここで注目すべき点は、電源電圧 V_{cc} が変動等によって上昇した場合、検出電圧 V_2 は、上記式(6)の係数 β に依存して上昇することとなるため、電源電圧 V_{cc} の電圧変化率に較べて検出電圧 V_2 の電圧変化率の方が穏やかとなる(小さくなる)。このため、スイッチング素子3のエミッタベース間の電圧は、電源電圧 V_{cc} の上昇に伴って大きくなるものの、電源電圧 V_{cc} の電圧変化率に較べて小さな電圧変化率で大きくなり、スイッチング素子3の電圧増幅率も抑制された状態で大きくなる。
- [0150] したがって、スイッチング信号 S_2 の振幅が、抑制されたスイッチング素子3の電圧増幅率に従って大きくなり、平滑部4から出力される直流電圧 V_4 の電圧レベルも、抑制されたスイッチング素子3の電圧増幅率に従って上昇し、PNPトランジスタ5の電力増幅率も、抑制されたスイッチング素子3の電圧増幅率に従って増加することとなり、発光素子FLに供給される駆動電力も大幅に変化することがない。
- [0151] このため、発光素子FLの照度や光度(いわゆる明るさ)は大きく変化することがなく、明るさがちらつくことのない範囲内で変化するに止まることとなる。
- [0152] また、電源電圧 V_{cc} が降下した場合でも、その電源電圧 V_{cc} が定格電圧から、基準

部6が定電圧 V_z を発生する範囲内での電圧降下あれば、PNPトランジスタから成るスイッチング素子3のエミッタベース間のバイアス電圧が検出電圧 V_2 によって確保されることとなり、更に、検出電圧 V_2 は上記式(6)の係数 β に依存して降下することとなるため、電源電圧 V_{cc} の電圧変化率に較べて検出電圧 V_2 の電圧変化率の方が穏やかとなる(小さくなる)。

- [0153] このため、スイッチング素子3のエミッタベース間の電圧は、電源電圧 V_{cc} の降下に伴って小さくなるものの、電源電圧 V_{cc} の電圧変化率に較べて小さな電圧変化率で小さくなり、スイッチング素子3の電圧増幅率も抑制された状態で小さくなり、PNPトランジスタ5の電力増幅率も、抑制されたスイッチング素子3の電圧増幅率に従って減少することとなり、発光素子FLに供給される駆動電力も大幅に変化することがない。このため、電源電圧 V_{cc} が降下した場合でも、発光素子FLの照度や光度(いわゆる明るさ)は大きく変化することがなく、明るさがちらつくことのない範囲内で変化するに止まることとなる。
- [0154] 以上説明したように、本実施例の照明制御回路1によれば、電源電圧 V_{cc} が変動等した場合でも、ツェナーダイオード6と抵抗 R_1 , R_2 によって、PNPトランジスタ5の負荷が大きくならないように直流電圧 V_4 を調整することができ、更に、発光素子FLの照度や光度(いわゆる明るさ)を安定化することができる。
- [0155] また、電源電圧 V_{cc} が変動すると、検出電圧 V_2 が変化することから、スイッチング素子3の電圧増幅率も変化し、更に直流電圧 V_4 も変化することとなるため、厳密には、発光素子FLの照度や光度(いわゆる明るさ)が変化することとなるが、検出部7の係数 β を予め調整しておくことによって、検出電圧 V_2 の電源電圧 V_{cc} に対する電圧変化率を小さくすることができ、人間の目では感じるできない程度の範囲内で発光素子FLの照度や光度(いわゆる明るさ)が変化するように、直流電圧 V_4 の変動を低減することが可能である。更に、直流電圧 V_4 の変動を低減することができるため、発光素子FLの照度や光度(いわゆる明るさ)を安定化させることができる。
- [0156] 更に、電源電圧 V_{cc} の変化に対する検出電圧 V_2 の変化を、上記式(6)に示した係数 β によって可変調整するようにしたため、例えば電源電圧 V_{cc} の実際の変化特性に対応させて、直流電圧 V_4 の変動を抑制するように調整することができる。このため

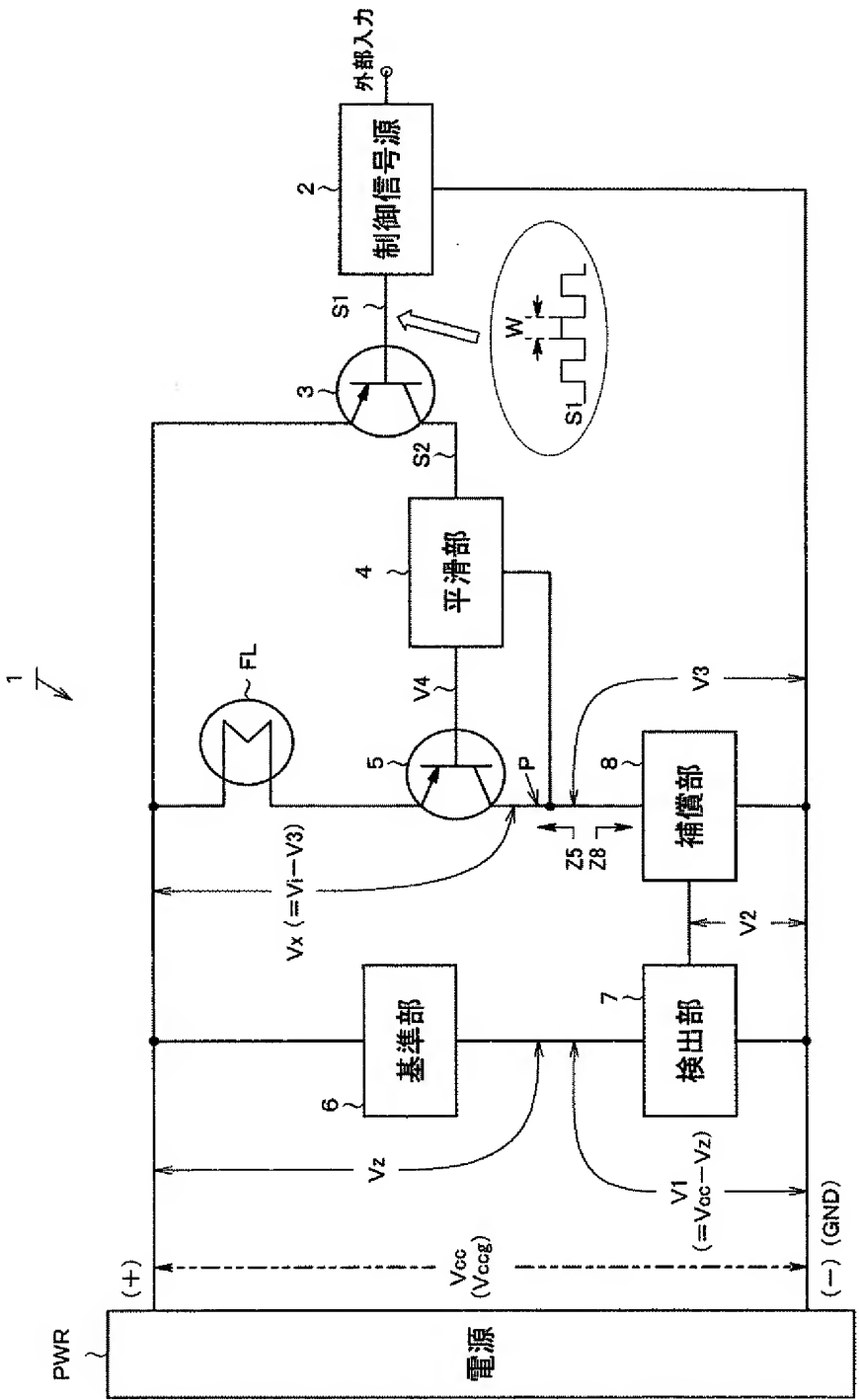
、電源電圧 V_{cc} や電圧変動等の異なる各種電源PWRを用いて、発光素子FLの照度や光度を制御する場合でも、その電源PWRの特性に合わせて、直流電圧 V_4 の変動を抑制するように調整することができる等の効果が得られる。

請求の範囲

- [1] 発光素子を駆動制御する照明制御回路であって、
前記電源の電源電圧を検出し、前記電源電圧の変化に応じた検出電圧を出力する検出手段と、
前記発光素子と共に前記電源に直列接続された、前記発光素子を駆動する駆動素子と、前記検出電圧に追従する補償電圧を発生する補償手段とを備え、
前記補償手段は、前記検出電圧に追従する前記補償電圧を発生することにより、前記電源の電源電圧の変化に対して、前記発光素子と前記駆動素子との両端に掛かる駆動電圧の変化を抑制することを特徴とする照明制御回路。
- [2] 更に、定電圧を発生する基準手段を備え、
前記検出手段は、前記定電圧と前記電源電圧との差電圧に基づいて、前記電源電圧の変化に応じた検出電圧を出力することを特徴とする請求項1に記載の照明制御回路。
- [3] 前記検出手段は、前記電源電圧の変化より小さな変化率で変化する前記検出電圧を出力することを特徴とする請求項1又は2に記載の照明制御回路。
- [4] 前記変化率は、可変調整されることを特徴とする請求項3に記載の照明制御回路。
- [5] 前記検出手段は、前記電源電圧の変化を分圧する分圧抵抗を備え、該分圧抵抗に生じる分圧電圧を前記検出電圧として出力することを特徴とする請求項1又は2に記載の照明制御回路。
- [6] 前記補償手段は、前記検出電圧を電力増幅する能動素子又は能動回路で形成されていることを特徴とする請求項1又は2に記載の照明制御回路。
- [7] 発光素子を駆動制御する照明制御回路であって、
前記発光素子と共に電源に直列接続され、前記発光素子を駆動する駆動素子と、前記駆動素子に制御用の信号を供給する補償手段と、
前記電源の電源電圧を検出し、前記電源電圧の変化に応じた検出電圧を出力すると共に、前記検出電圧によって前記補償手段を調節することにより、前記制御用の信号のレベル変化を抑制させる検出手段と、を備えることを特徴とする照明制御回路。

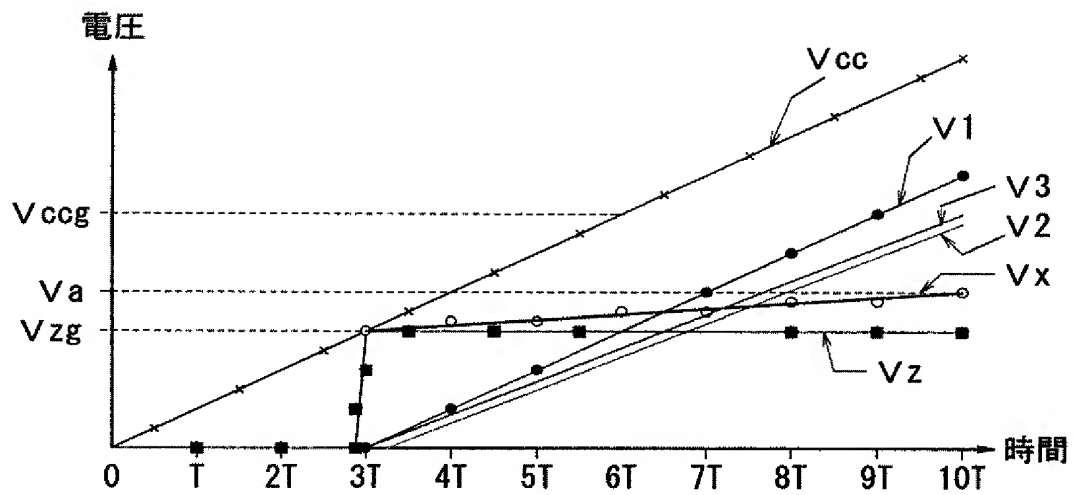
- [8] 定電圧を発生する基準手段をさらに備え、
前記検出手段は、前記定電圧と前記電源電圧との差電圧に基づいて、前記電源電圧の変化に応じた検出電圧を出力することを特徴とする請求項7に記載の照明制御回路。
- [9] 前記検出手段は、前記電源電圧の変化を分圧する分圧抵抗を備え、該分圧抵抗に生じる分圧電圧を前記検出電圧として出力することを特徴とする請求項7又は8に記載の照明制御回路。

[図1]

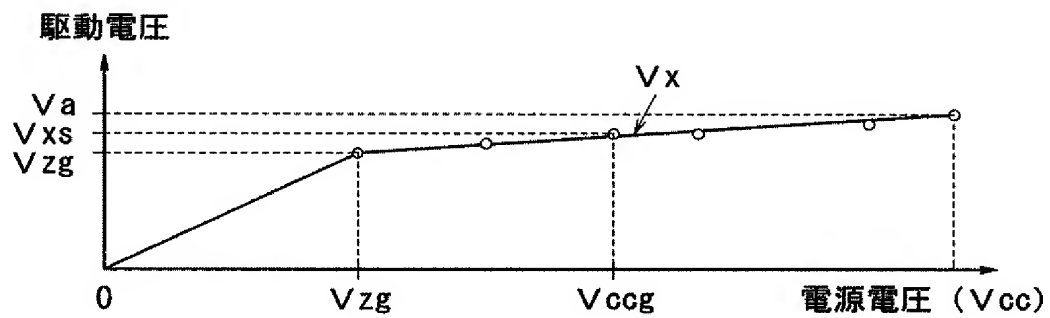


[図2]

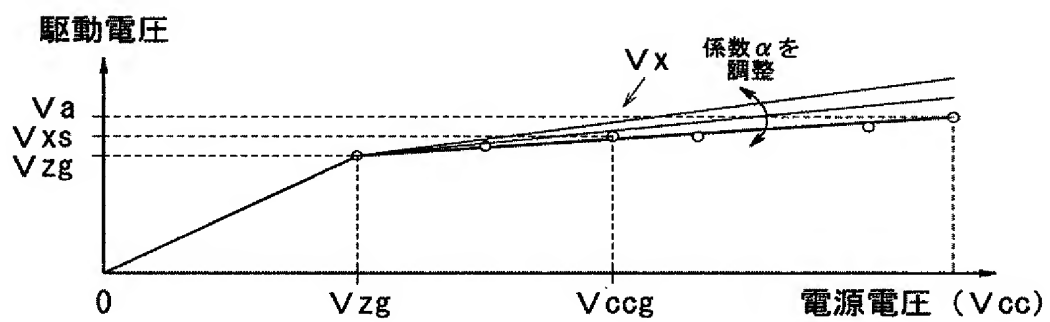
(a)



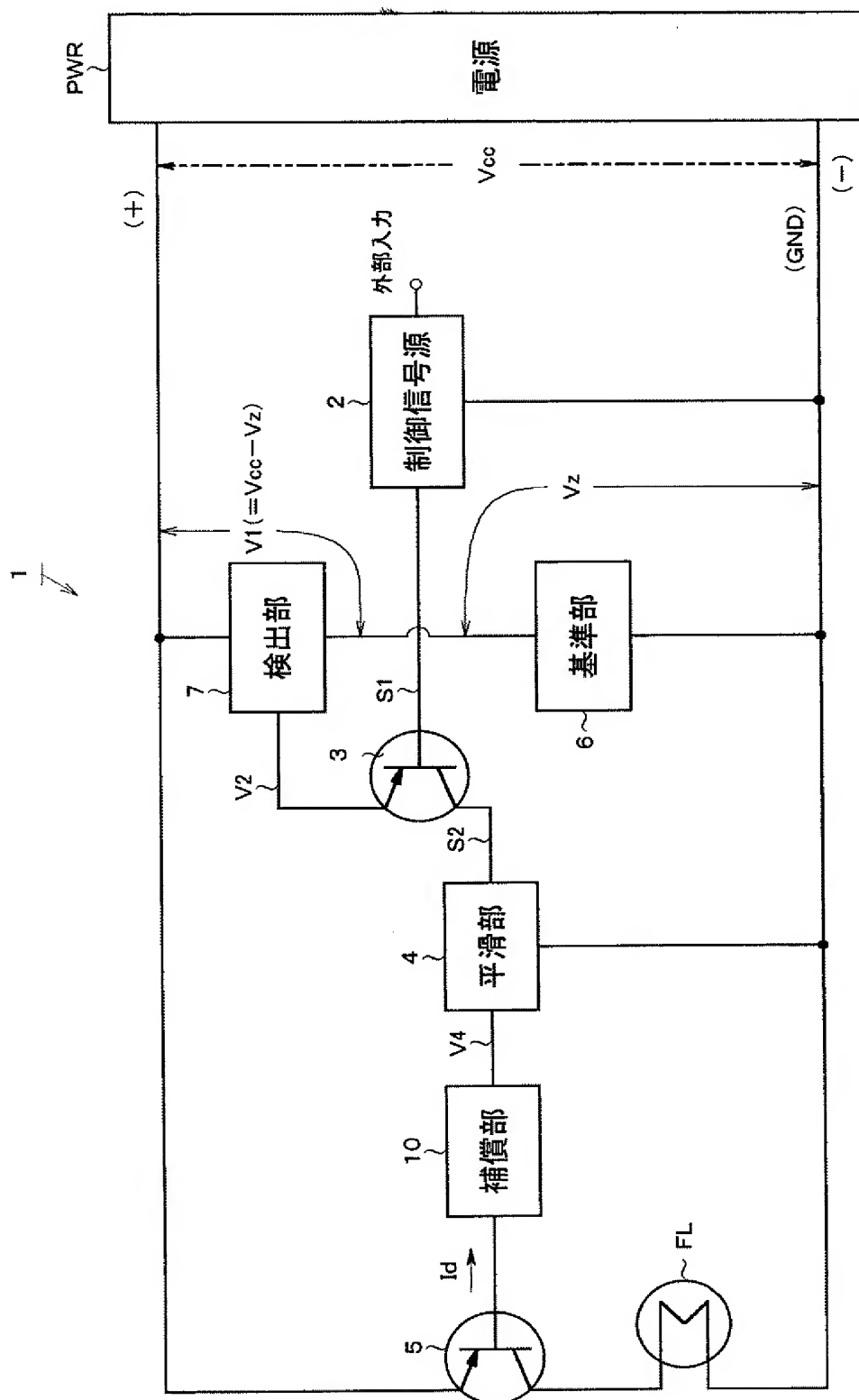
(b)



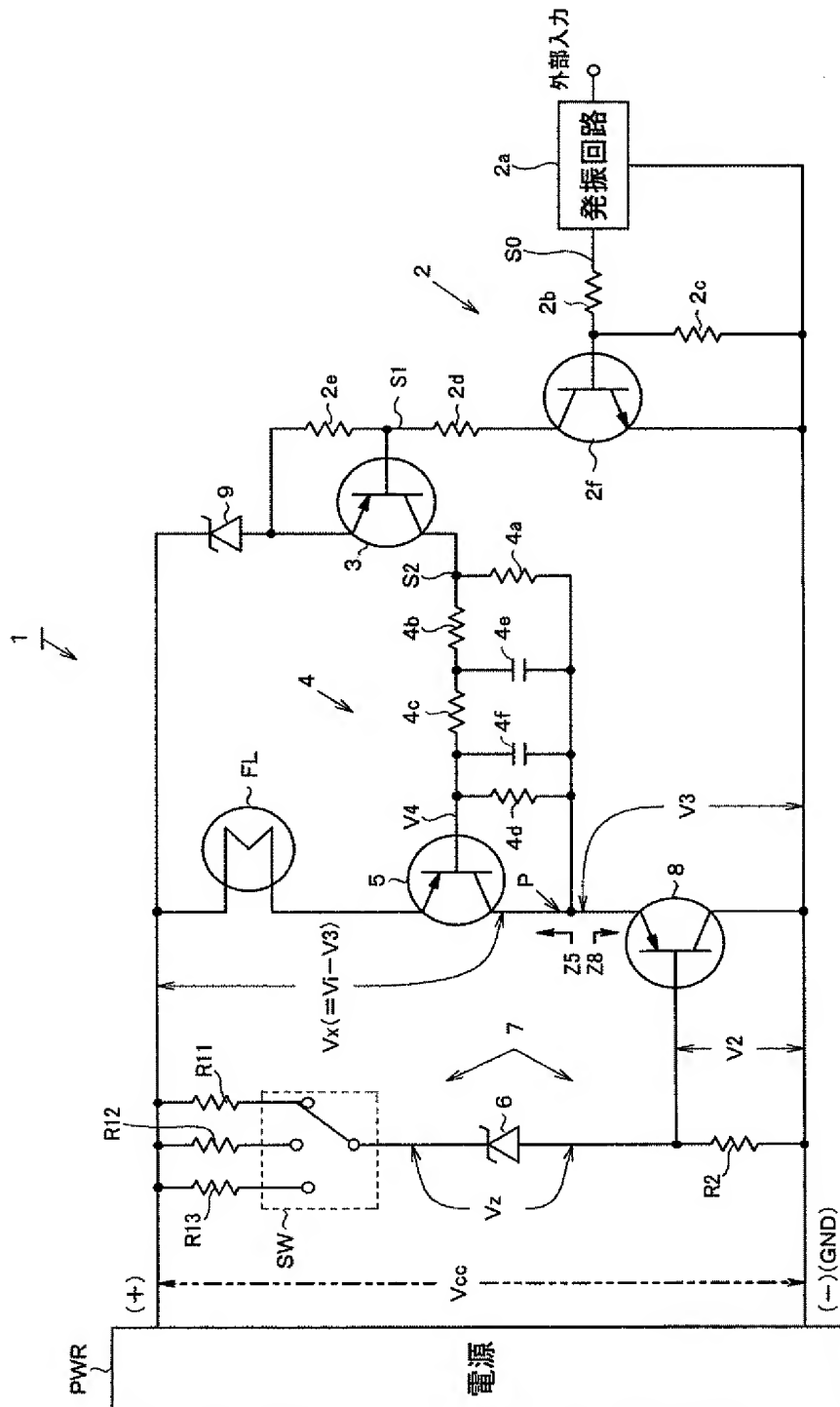
(c)



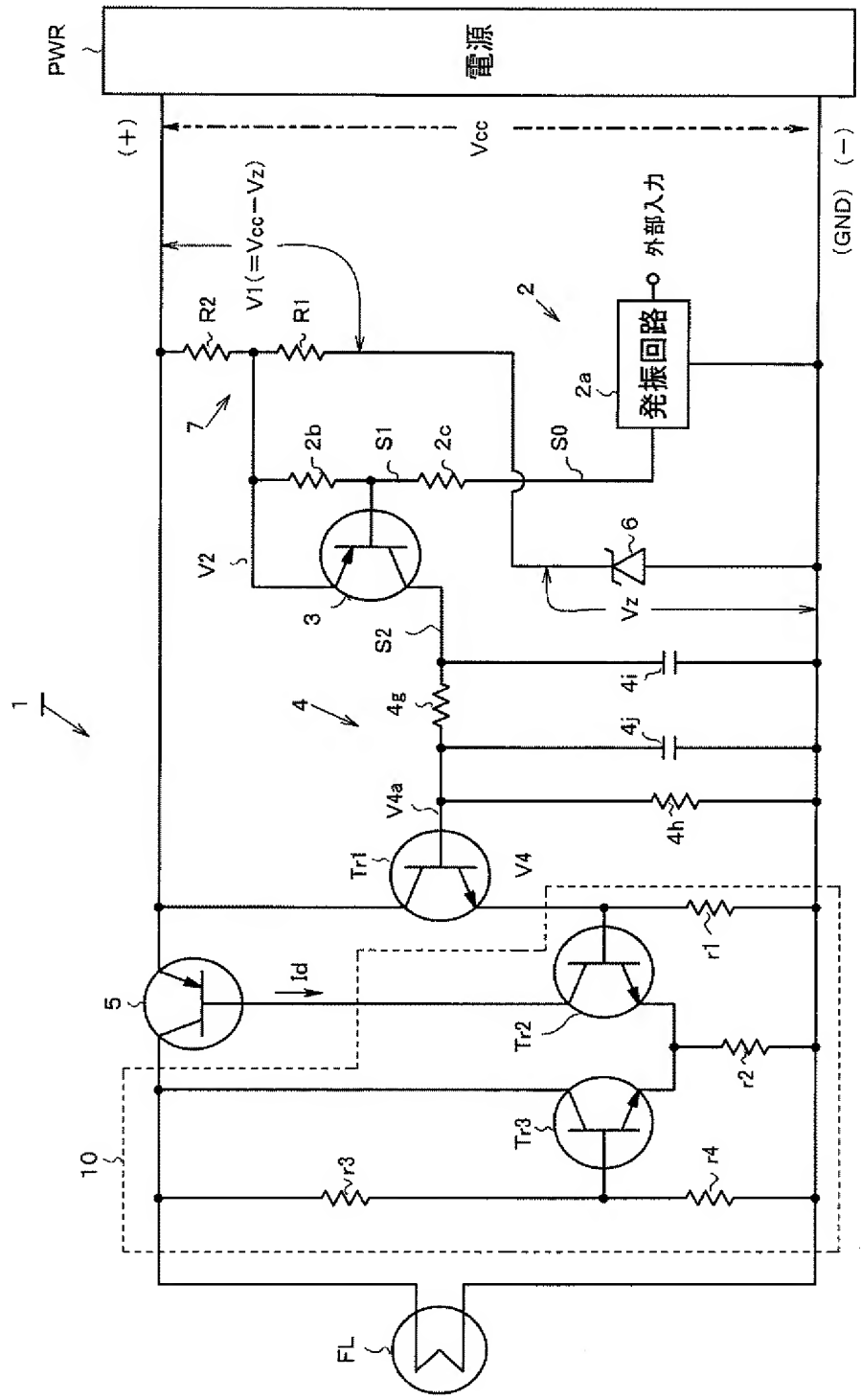
[図3]



[図4]



[図5]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/005948

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl.⁷ H05B37/02

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl.⁷ H05B37/00-39/10, H01L33/00, G05F1/56-1/595

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Toroku Jitsuyo Shinan Koho	1994-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 63-301488 A (Mitsubishi Electric Corp.), 08 December, 1988 (08.12.88), Full text; all drawings (Family: none)	1-9
Y	JP 11-233276 A (FMS Audio Sendirian Bahado), 27 August, 1999 (27.08.99), Full text; all drawings (Family: none)	1-9



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T"

later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X"

document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y"

document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&"

document member of the same patent family

Date of the actual completion of the international search

28 April, 2005 (28.04.05)

Date of mailing of the international search report

17 May, 2005 (17.05.05)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/005948

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	Microfilm of the specification and drawings annexed to the request of Japanese Utility Model Application No. 153258/1981 (Laid-open No. 58619/1983) (Toshiba Netsu-Kigu Kabushiki Kaisha), 20 April, 1983 (20.04.83), Full text; all drawings (Family: none)	7-9
A	JP 2002-189522 A (Rohm Co., Ltd.), 05 July, 2002 (05.07.02), Full text; all drawings (Family: none)	1-9
A	JP 2-123965 A (Matsushita Electric Works, Ltd.), 11 May, 1990 (11.05.90), Full text; all drawings (Family: none)	1-9

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int.Cl.⁷ H05B 37/02

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int.Cl.⁷ H05B 37/00-39/10, H01L 33/00, G05F 1/56-1/595

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2005年
日本国実用新案登録公報	1996-2005年
日本国登録実用新案公報	1994-2005年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 63-301488 A (三菱電機株式会社) 1988. 12. 08, 全文, 全図 (ファミリーなし)	1-9
Y	JP 11-233276 A (エフ・エム・エス・オーディオ・センディリアン・ バハド) 1999. 08. 27, 全文, 全図 (ファミリーなし)	1-9

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」 同一パテントファミリー文献

国際調査を完了した日

28. 04. 2005

国際調査報告の発送日

17.05.2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/J P)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

永田 和彦

3 X

3 1 1 6

電話番号 03-3581-1101 内線 3372

様式PCT/ISA/210 (第2ページの続き) (2004年1月)